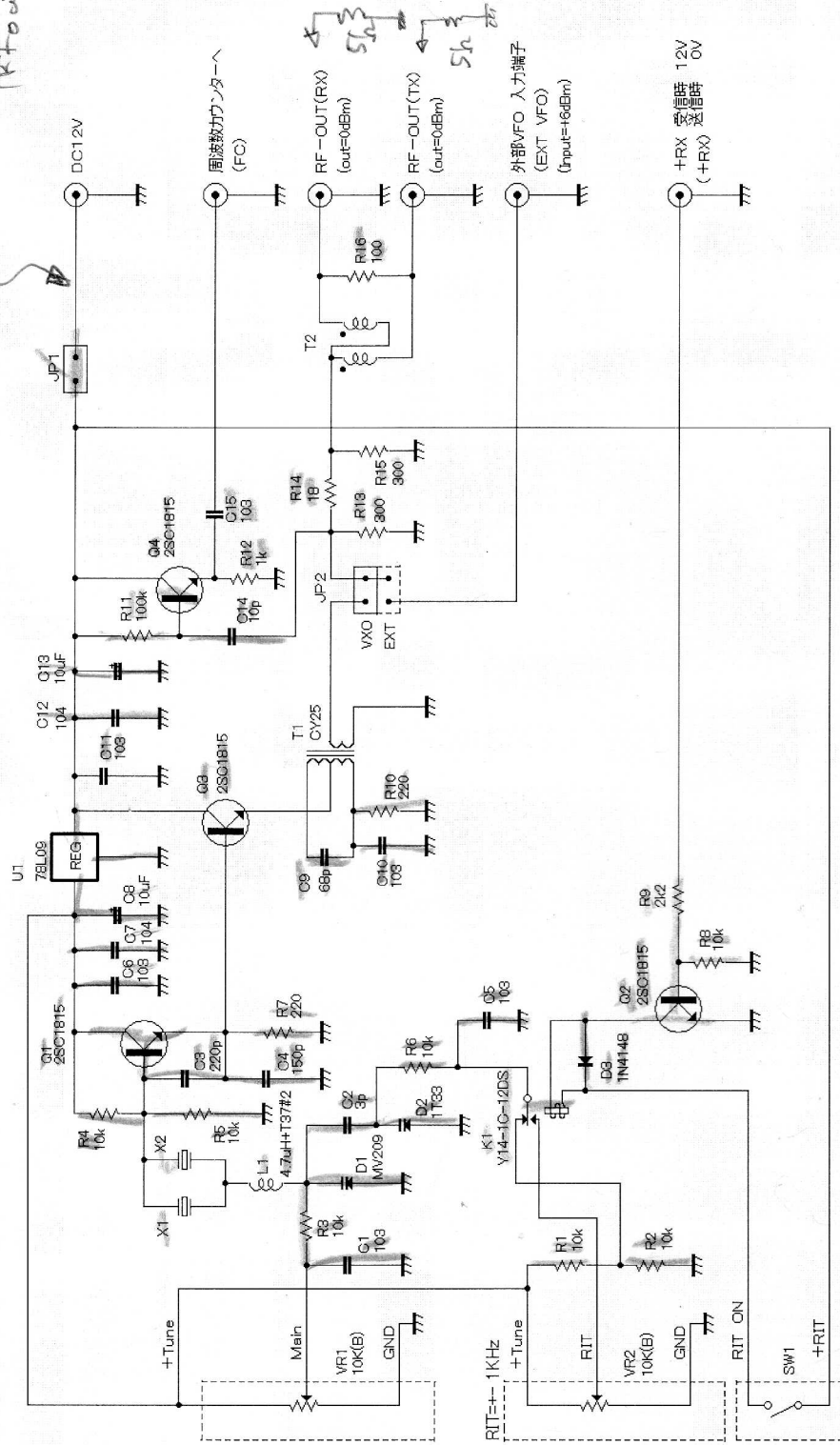


JA - Pepper60 VXO 回路図 2015

1.00MHz 4.8mA
(RFout=17.3mA 5Ω終端)
59.6mA (RX 17.5Ω終端)



21.181.0MHz
21.233.7MHz 対応周調

可変周
21.199.8MHz
21.200.5MHz RIT
(RIT OFF時 21.200.0MHz 0.2Hz)
約 700Hz 可変

- X1, X2 = 21.250MHz
 - L1 = 4.7uH + T37#2 6巻 要調整
 - C1 = 任意取付け付 2~3pF
 - D1 = MV209
 - D2 = 1T38
 - D3 = 1N4148(1S1588)
 - T1 = CY25
 - T2 = FB801 バイアス巻 4巻
 - K1 = JL - Y14H-1C-12DS
 - U1 = 78L09(9V)
- 外部VFO使用時 JP1=OFF
JP2=EXT

RIT ON

RIT OFF

RIT ON

RIT OFF

RIT ON

RIT OFF

RIT ON

RIT OFF

RIT ON

RIT OFF

RIT ON

RIT OFF